

03

전기 · 전자 & 공정제어(P.I.D)

WST-25-OP

자동제어 실시간 제어 컨트롤러



Specification

① 메인 보드

- BUS : IBM PC BUS(32Bit PCI)
- 크기 : 180×100mm

- PNP(Plug & Play)

② 입출력 채널

- 아날로그 입력 : Differential 8채널
- 디지털 입력 : 8채널

- 아날로그 출력 : 2채널
- 디지털 출력 : 2채널

- 타이머 : 2채널

③ D/A Conversion

- D/A 컨버터 : Burr Brown DAC7545
- D/A 채널 : 2채널
- Resolution : 12bit, 0 in 4095
- Maximum Sampling Rate : 110kHz
- 입력 impedance : 10M Ω
- A/D Trigger Mode : Programmable Timer, Software, External
- DATA transfer : Programmed I/O, interrupt
- Channel Configuration : Gain, Channel NO

- 출력전압 range : 10V
- DATA transfer : Programmed I/O
- Streaming to Disk Rate : 110kHz

Specification

④ A/D Conversion

- Complete 12bit A/D conversion
- **Type of ADC** : Successive approximation
- **A/D 채널** : Single Ended 16 or Differential 8
- **입력전압 range** : 10V, 5V, 2V 1V, 0 10V, 0 5V, 0 2V, 0~1V
- **Resolution** : 12bit, 0 in 4095
- **A/D 컨버터** : Burr Brown ADS774

⑤ 디지털 입력

- TTL Compatible Input
- **Voltage Level** : Low-0 0.8V
- **Input Load** : Low-0.5V(0.2mA)
- **DATA transfer** : Programmed I/O
- **채널** : 8채널
- **High** : 2V
- **High** : 2.7V(20mA)

⑥ 디지털 출력

- TTL Compatible Output
- **Voltage Level** : Low-0 0.4V
- **Input Load** : Low-0.5V(0.2mA)
- **DATA transfer** : Programmed I/O
- **채널** : 8채널
- **High** : 2.4V
- **High** : 2.7V(0.4mA)

⑦ FPGA Counter

- FPGA Counter
- **Gate** : Input
- **Clock 입력 채널** : 2채널
- **Real Time Clock**
- **Resolution** : 32bit

Accessory

- ▶ 시스템 프로그램용 통신 케이블 : 1개
- ▶ Real Time Controller 취급 설명서
- ▶ Real Time Controller용 data 연결 케이블 : 1개
- ▶ Real Time Controller용 소프트웨어 : 1식